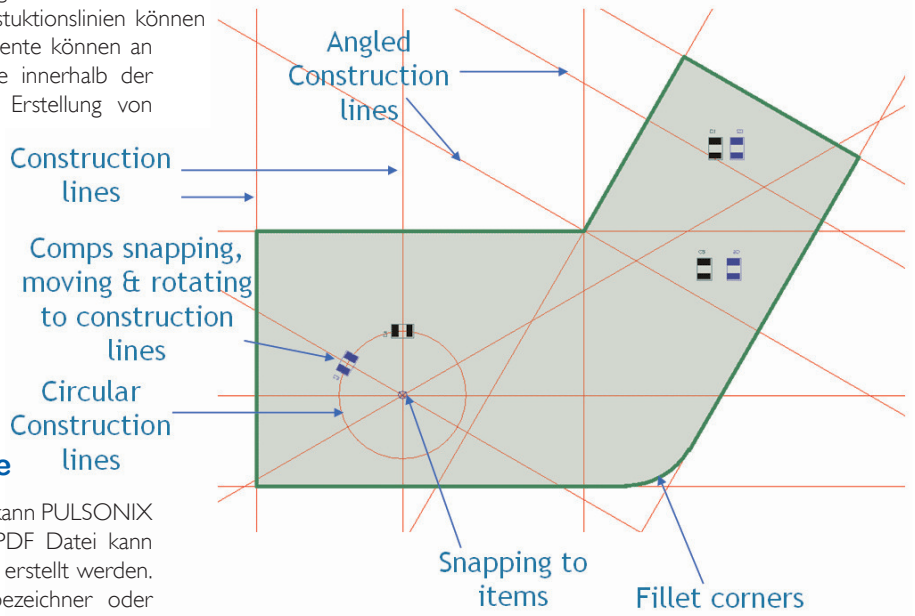


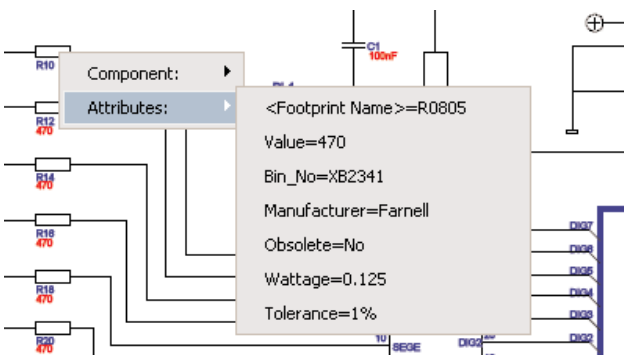
2D Konstruktionslinien

Mit einem Vollkommenheitsgrad wie in einem Mechanik CAD-System ist es nun möglich, Konstruktionslinien zu ergänzen und für den Designprozess zu benutzen. Einmal erstellte Konstruktionslinien können verändert und manipuliert werden. Design Elemente können an Konstruktionslinien eingerastet werden. Bereiche innerhalb der Konstruktionslinien können zur automatischen Erstellung von Umrandungen, Aussparungen usw. benutzt werden. Durch die einfache Bedienung und die Flexibilität erlangt PULSONIX eine weitere Leistungssteigerung im PCB Designprozess. Die Konstruktionslinien erlauben Geraden, Winkel, Kreise, Kreisbögen und weitere zusätzliche Funktionen wie halbierende, teilende und tangierende Linien für Konstruktionslinien oder Designelemente.



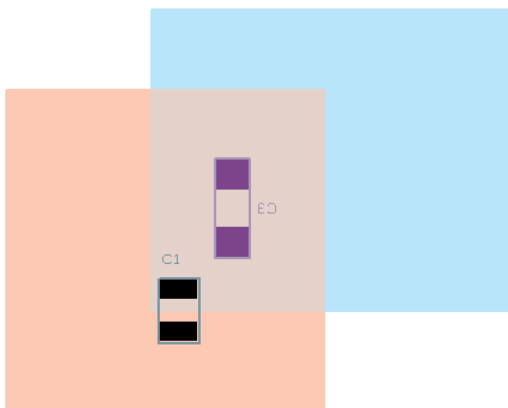
Direkte, intelligente PDF Ausgabe

Ohne die Notwendigkeit eines Windows Treibers kann PULSONIX nun direkt aktive PDF Dateien erzeugen. Die PDF Datei kann wahlweise als einfaches Bild oder als aktives PDF erstellt werden. Es kann z.B. Links auf Netznamen, Referenzbezeichner oder Attribute beinhalten. Sobald man mit der Maus auf diese Objekte zeigt, werden die Inhalte sichtbar.



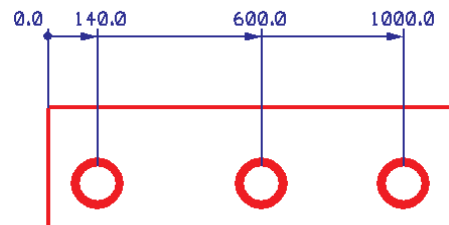
Transparentes Kupfer

Kupferflächen können durchsichtig gemacht werden, so dass andere Elemente unterhalb sichtbar bleiben. Die Durchsichtigkeit der Kupferflächen kann von total deckend bis unsichtbar eingestellt werden.



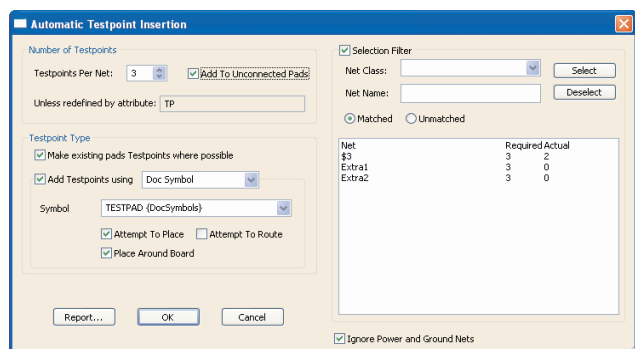
Angebundene Bemessungen (oder dynamische Bemessungen)

Verbinden Sie Bemessungen mit Design Elementen, so dass sich beim Verschieben die Bemessung automatisch mit ändert. Alle Bemessungslinien und -texte sind vollkommen dynamisch und werden geändert. Bemessungen können von ihrem Ursprunselement abgekoppelt und neu verbunden werden.



Analysator für Netzprüfung

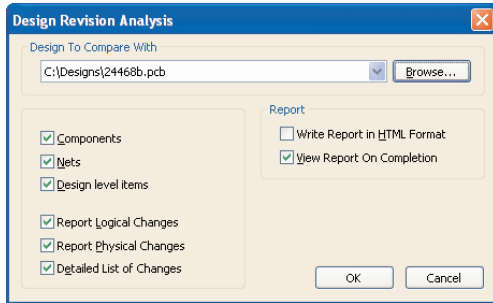
Analysiert die Netze Ihres Designs mit den Vorgaberegeln aus der Netzklassentechnologie oder mit 'generischen' Regeln, die direkt im Dialog angegeben werden. Mitgelieferte Regeln erlauben das Hinzufügen von Testpunkten über Parts, Pads, Vias oder Doc Symbole und definieren die Art und Weise wie die Platzierung im Design geschieht. Auf Wunsch kann der Analysator die Verbindung vom Netz zum Testpunkt automatisch routen.



Pulsonix V5.0 Release

Design Revisions Analysator

Vergleichen Sie zwei Designs (SCM-SCM, SCM-PCB, PCB-PCB) und der Analysator erstellt einen detaillierten Report mit allen Änderungen. Bei PCB Designs werden z.B. Positionsänderungen von Bauteilen, Leiterbahnänderungen (Position, Stil, Breite etc.) und Lagen/Lagen-Klassendifferenzen von dem Analysator ermittelt und in Kategorien, Pads, Tracks, Components etc. ausgegeben. Die ausgegebenen Reporte sind als Textdatei und im HTML-Format verfügbar.



Barcodes in Designs

Fügen Sie Barcodes mit Hilfe einer speziellen Schriftart zu Ihrem PCB Design hinzu. Alle Barcode-Parameter wie Strich- und Lückenbreiten können einfach definiert werden.



Neue Funktionen in Version 5.0

- Barcodes
- Wiederholen von Elementen
- Neuordnung von mehrfach ausgewählten Elementen
- Zuschneiden / Erweitern von Elementen
- CSV-Datei-Import in den Part Editor
- DXDesigner(tm) Import
- System Designer Import
- Erweiterte Netzwerk-Lizenzverwaltung
- Vorschau der nächsten Symbole
- Footprintansicht beim Einfügen von Bauteilen im SCM
- Alternative Symbole
- Entfernung unbenutzter Einträge in Technologie Dateien
- Prozentuale Größenänderung für Lötstopp- und Pastenmaske
- Verbesserungen bei benutzerdefinierten Padformen
- Projekt-Umgebungsvariablen
- Zurückziehen von Leiterbahnen bei 'T'-Verbindungen und 'Necked Tracks'
- Neues Produkt: Pulsonix PLM Integration
- über 50 weitere neue Funktionen und Verbesserungen

Freiform Pads

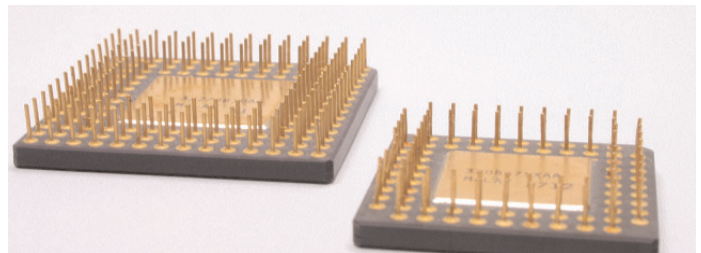
Pulsonix bietet Ihnen nun die Möglichkeit, Freiform-Löcher mit Hilfe von Technologiedateien und benutzerdefinierten Pads zu erzeugen. Es gibt keine Beschränkung auf bestimmte Formen. Ebenso können Sie aus einer Liste mit Standardformen auswählen. Die Ausgaben für die Produktion erkennt diese Formen und setzt diese korrekt um. Ausgaben für verschiedene Formenarten sind vorhanden, vom Bohren über Fräsen bis zu X,Y-Koordinaten für Stanzmaschinen.



FPGA Unterstützung

Pulsonix FPGA ist eine neue Schnittstelle innerhalb von Pulsonix die den Export und Import von FPGA Pininformationen aus den FPGA-Programmen der Hersteller erlaubt. Pulsonix FPGA unterstützt im Moment die Programme Altera Quartus II und Xilinx ISE ebenso wie ein generisches CSV-Format. Unterstützung für weitere FPGA-Entwicklungswerzeuge werden folgen.

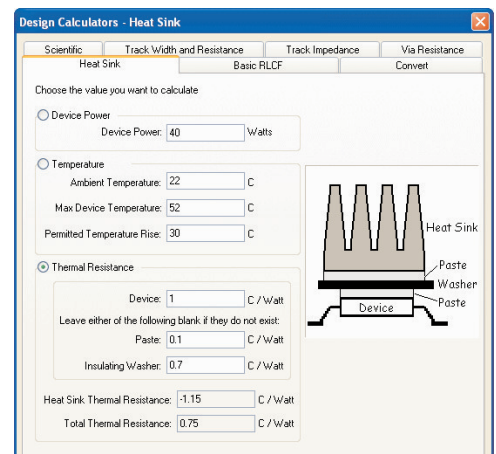
Bauteildaten werden aus dem FPGA-Programm importiert oder Sie können Bauteilpin-Daten von Pulsonix in das FPGA-Tool exportieren, der Startpunkt ist frei wählbar. Die Pinzuordnung für Pulsonix kann über eine Pinliste erfolgen wenn Sie dies wollen. Sobald die Pindaten im FPGA-Programm sind wird das FPGA dort erzeugt und die neuen Pindaten werden in das Pulsonix-Part zurückgelesen. Die ursprüngliche Part-Definition bleibt zur weiteren Nutzung erhalten. Jede Variante desselben FPGA-Bauteils im Design ist eigenständig, basierend auf der internen Konfiguration, dadurch können mehrere FPGAs des gleichen Typs innerhalb des Designs verwendet werden.



Design Kalkulator

Diese neue Funktion beinhaltet sieben verschiedene Rechner:

- Erwärmung
- RLCF
- wissenschaftlich
- Track Impedanz
- Track Breite
- Via Widerstand
- Metrisch/Imperial



PESCHGES VARIOMETER GmbH

Tel: +49 (0) 241 56 30 23 Fax: +49 (0) 241 56 39 13

Email: vertrieb@peschges-eda.de Web: www.pulsonix.de